



كلية العلوم

القسم : المفہوماء

السنة : الثالثة

1

المادة : الكترونيات ٢

المحاضرة : السادسة /نظري /

# A to Z مكتبة

# Facebook Group : A to Z مكتبة



**كلية العلوم ، كلية الصيدلة ، الهندسة التقنية**



يمكنكم طلب المحاضرات برسالة نصية (SMS) أو عبر (What's app-Telegram) على الرقم 0931497960

## ترانزستور التأثير الحقلـي Field Effect Transistor

إن أساس عمل ترانزستور الحقلي هو التحكم في قيمة شدة التيار الخارج بواسطة التأثير الذي يحدث المجال الكهربائي الناتج عن تطبيق جهد على مسار ذلك التيار (أي التحكم بشدة التيار الكهربائي عن طريق الحقل الكهربائي المطبق على التيار المار في مادة نصف الناقل) وتدعى ظاهرة الحقل الكهربائي العامودي على سطح نصف الناقل واتجاه التيار بالتأثير الحقلي effect field ، ومن هنا جاءت تسمية الترانزستور بالترانزستور التأثير الحقلي FET.

ويسمى أيضاً بالترانزستور الأحادي القطبية وذلك لأن التيار الناتج يعتمد على حركة نوع واحد من حاملات الشحنة (أما الإلكترونات الحرة أو الثقوب) وذلك حسب نوع القناة (channel) المستعملة.

يمتاز ترانزستور تأثير المجال عن ترانزستور ثانوي القطبية (BJT) في عدة جوانب أهمها:

سهولة تصنيعه وكذلك صغر المساحة التي يحتلها مما يجعله من أهم المكونات في تصنيع الدارات المتكاملة (IC)، وكذلك أكثر كفاءة وأطول عمر من الترانزistorات ثنائية القطبية.

يمتلك مقاومة دخل عالية واستهلاك منخفض للطاقة، كما ويتميز بالاستقرار الحراري وأنه أقل تأثيراً بالضوضاء والتشویش مقارنة مع BJT.

يتكون الترانزستور الحقلـي من نوعين:

ترايزستور الحقلي ذو الوصلة (Junction Filed Effect Transistor) JFET.

الترازistor الحقلي ذو البوابة المعزولة أو يسمى الترازistor الحقلي ذو الأكسيد المعدن نصف الناقل (MOSFET) (Oxide-Semiconductor Field Effect Transistor)

**البنية الداخلية للترانزستور الحقلـي وأآلية عمله:**

## الترازستور الحقلـي ذو الوصلة:

عبارة عن قطعة نصف ناقلة من النوع N أو من النوع P تسمى بالقناة Channel موصولة من طرفيها بمتاس أومي وتولد عليها طبقتان رقيقات من النوع P (أو النوع N) حسب نوع القناة حيث توصل هاتان الطبقتان مع بعضهما البعض ويتألف الترانزistor في حالة القناة

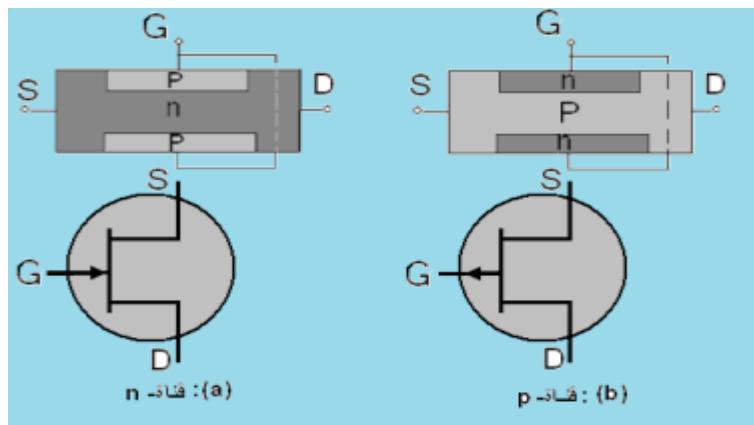
من النوع N (تم الدراسة على ترانزistor حقل نو قناة N) من المساري الثلاث التالية:

المنبع (Source): وهو النهاية التي تدخل منها حاملات الشحنة الأكثرية إلى القطعة N.

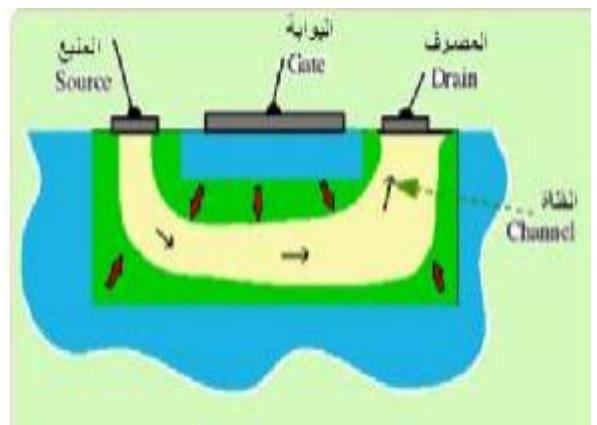
المصرف (Drain): وهو النهاية التي تترك منها حاملات الشحنة القطعة N ويمر تيار في القطعة N شدته  $I_D$  عندما نطبق فرقاً في الجهد  $V_{DS}$  موجباً.

(Gate): وتسمى أيضاً الشبكة لأن عملها يشبه عمل الشبكة في الصمام الإلكتروني ثلاثي المساري إذا إنها تتحكم بكمونها في شدة البوابة. التيار المار في نصف الناقل وتألف من طبقتين مشويبتين بشكل كبير من شوابئ P وتحصل لهذا على متصلين من النوع PN يطبق فرق في الكمون بين البوابة والمنبع بحيث يكون المتصل الثاني في حالة تغذية عكسية أما القناة Channel فهي عبارة عن المنطقة من نصف الناقل N الكائنة بين منطقتي البوابة حيث تمر عبرها حاملات الشحنة الأكثرية من المنبع إلى المصرف، عندما تكون حاملات الشحنة الأكثرية هي الالكترونات تكون القناة من النوع N ويسمى الترانزستور بالترانزستور الحقلـي ذو القناة N، أما عندما تكون حاملات الشحنة الأكثرية هي الثقوب تكون القناة من النوع P ويسمى الترانزستور بالترانزستور الحقلـي ذو القناة P، ويشير السهم إلى اتجاه التيار الذي يسري في البوابة عند الانحياز الأمامي.

بيان الشكل (1) مكونات الترانزستور الحقلية، وبيان الشكل (2) الرمز الإلكتروني للترانزستور في الدارات الكهربائية.



الشكل (2): الرمز الالكتروني للترانزستور في الدارات الكهربائية



الشكل (1): مكونات الترانزستور الحقل

مبدأ عمله والمميزات الساكنة:

نطبق فرقاً في الكمون  $V_{DS}$  موجباً بين المصرف والمنبع بحيث يكون المصرف موجباً بالنسبة للمنبع فيمرا تيار في نصف الناقل من النوع N أي القناة أما شدة هذا التيار فتابعة لـ  $V_{DS}$  وفرق الكمون  $V_{GS}$  المطبق بين البوابة والمنبع أي أن:

$$I_D = f(V_{DS}, V_{GS})$$

حيث نطبق بين البوابة والمنبع فرقاً في الكمون سالباً بحيث تكون البوابة سالبة بالنسبة للمنبع وعند وصل المنبع والشبكة بالأرضي  $V_{GS} = 0$  ونطبق  $V_{DS}$  موجب فيمرا تيار في القناة نتيجة لحركة الالكترونات لكن القناة N تشكل مع البوابة متصلة ثانياً فتظهر شحنات موجبة من جهة N وشحنات سالبة من جهة P على سطح التماس في المتصل الثنائي وتتشكل منطقة الاستنزاف في جزء من القناة وبما أن الكمون يزداد كلما اتجهنا من المنبع إلى المصرف لذلك يزداد عرض منطقة الاستنزاف كلما اقتربنا من المصرف وبالتالي يضيق عرض القسم نصف الناقل كلما اقتربنا من المصرف.

إذا فرضنا أن  $V_{DS}$  منخفض نسبياً يزداد التيار  $I_D$  مع  $V_{DS}$  بشكل خطى تقريباً لأن عرض المنطقة الناقلة من القناة لا زال عريضاً وتتحرك الالكترونات كما لو كانت في نصف ناقل عادي وتسمى المنطقة الأوممية.

عندما يزداد  $V_{DS}$  يجب أن تزداد شدة التيار  $I_D$  مع زيادة فرق الكمون المطبق من جهة وتهدي زيادة  $V_{DS}$  إلى زيادة الاختناق في القناة في المنطقة القريبة من المصرف أي تخفيض شدة التيار من جهة ثانية نتيجة لتأثير هذين العاملين في اتجاهين متعاكسين يبقى التيار  $I_D$  ثابتاً تقريباً وهذه المنطقة الخطية هي المستخدمة في التضخيم وفي توليد الإشارات الجيبية وتسمى منطقة الإشباع.

إذا تابعنا زيادة  $V_{DS}$  إلى أكبر من قيمة حدية نحصل على انهيار المتصل الثنائي أي نحصل على ظاهرة زينر وبالتالي يزداد  $I_D$  بشكل مفاجئ وهذه المنطقة غير مفيدة في عمل الترانزستور وتسمى منطقة الانهيار.

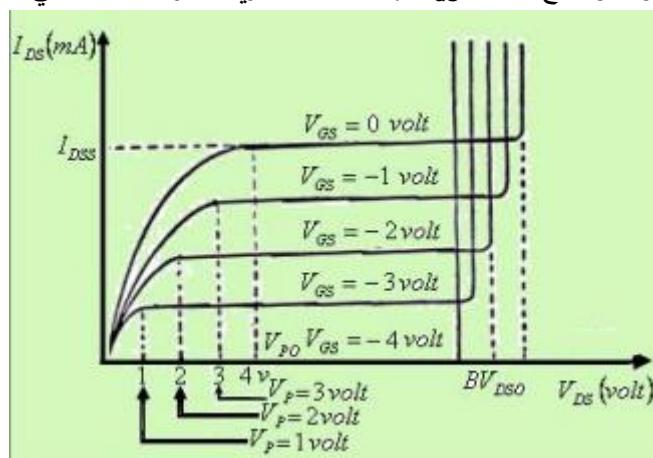
يبين الشكل (3) تغيرات  $I_D$  بدلالة  $V_{DS}$  ومناطق عمل الترانزستور الحقل.



الشكل (3): مناطق عمل الترانزستور

لنطبق الآن فرقاً في الكمون سالباً على البوابة  $V_{GS} < 0$  يزداد عرض المنطقة المجردة من الشحنات وذلك بسبب زيادة فرق الكمون المطبق على المتصل الثنائي في التعذية العكسية. وبالتالي يزداد اختناق القناة نصف الناقلة تنخفض بالتالي شدة التيار  $I_D$  كلما زادت  $V_{GS}$  بالقيمة المطلقة أي كلما أصبحت أكثر سلبية.

يمثل المنحني المميز  $I_D = f(V_{DS})$  من أجل  $V_{GS} = \text{const}$  مميزة الخرج الساكنة للترانزستور الحقلي من أجل عدة قيم ل  $V_{DS}$  الموضحة بالشكل (4) حيث نلاحظ بداية زيادة  $I_D$  ثم يبقى ثابتاً وعندما تصل  $V_{DS}$  إلى قيمة حدية جديدة تظهر حادثة الانهيار من جديد من أجل قيمة ل  $V_{DS}$  أخفض من القيمة السابقة لأن فرق الكمون بين طرفي المتصل الثنائي عبارة عن  $V_{GS} - V_{DS}$  بزيادة  $V_{GS}$  بالقيمة المطلقة نصل إلى قيمة ينعدم فيها التيار  $I_D$  نسمى هذا الكمون كمون التوقف أو القطع ويرمز له  $V_p$  ويمكننا زيادة شدة تيار المصرف بتطبيق جهد موجب بين البوابة والمنبع  $V_{GS} > 0$  إلا أن هذه الطريقة غير مستخدمة في التطبيقات العملية.

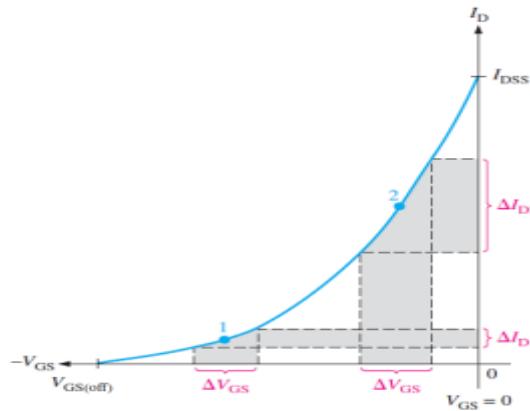


الشكل (4): مميزة الخرج الساكنة للترانزستور الحقلي من أجل عدة قيم ل  $V_{GS}$

نلاحظ من الشكل (5) أننا إذا أخذنا قيمة ثابتة ل  $V_{DS}$  واقعة في المنطقة الخطية (منطقة الإشباع) يمكننا رسم مميزة الخرج بسهولة  $I_D = f(V_{GS})$  فنحصل على منحني له شكل قطع مكافئ الموضح في الشكل (6) وتعطى شدة التيار نظرياً بالعلاقة (1-1):

$$I_D = I_{D0} \left(1 - \frac{V_{GS}}{V_p}\right)^2$$

تمثل  $I_{D0}$  شدة تيار المصرف من أجل  $V_{GS} = 0$ ، و  $V_p$  كمون البوابة اللازم لإيقاف الترانزستور.



الشكل (5): المنحني  $I_D = f(V_{GS})$

تعرف المقاومة الداخلية للترانزستور بالعلاقة:

$$r_d = \left(\frac{\partial V_{DS}}{\partial I_D}\right)_{V_{GS}} = \left(\frac{\Delta V_{DS}}{\Delta I_D}\right)_{V_{GS}}$$

الناقلة التبادلية:

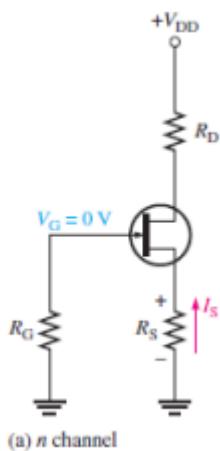
$$g_m = \left(\frac{\partial I_D}{\partial V_{GS}}\right)_{V_{DS}} = \left(\frac{\Delta I_D}{\Delta V_{GS}}\right)_{V_{DS}}$$

عامل التضخيم

$$\mu = -\left(\frac{V_{DS}}{V_{GS}}\right)_{I_D}$$

الانحياز الذاتي للترانزستور JFET:

يعد هذا النوع من الانحياز الأكثر شيوعاً في دارات JFET حيث تكون الوصلة منبع بوابة منحازة عكسيًا، كما أن وجود المقاومة  $R_G$  يعد مهماً لإجبار جهد البوابة  $V_G = 0V$  لذنken دارة الانحياز الذاتي لترانزستور JFET ذو القناة نوع n الموضحة في الشكل المجاور:



بتحليل دارة الداخل للترانزستور JFET ذو القناة نوع n نجد:

$$V_S = I_S R_S \quad I_D = I_S \quad V_G = 0V$$

والجهد بين طرفي المنبع بوابة يعطى بالعلاقة:

$$V_{GS} = V_G - V_S = 0 - I_S R_S$$

ومنه بعد التعويض  $I_D = I_S$

$$V_{GS} = -I_S R_S = -I_D R_S$$

وبتحليل دارة الخرج نجد:

$$V_{DD} - I_D R_D - I_D R_S - V_{DS} = 0$$

ومنه

$$V_{DS} = V_{DD} - I_D (R_D + R_S)$$

و

$$V_{DS} = V_D - V_S$$

تطبيق: لتكن دارة الترانزستور المجاورة ذو القناة n والمطلوب:

أوجد كل من  $V_{DS}$  و  $V_{GS}$ .

الحل: جهد المنبع يساوي إلى:

$$V_S = I_S R_S = I_D R_S = 5mA(220\Omega)$$

$$V_S = 1.1V$$

ومنه

$$V_{GS} = V_G - V_S = 0 - I_D R_S$$

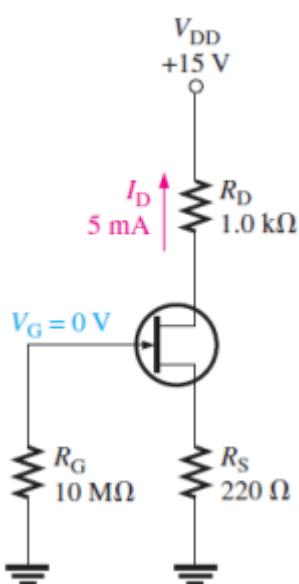
$$V_{GS} = -V_S = -I_D R_S = -1.1V$$

$$V_{DS} = V_{DD} - I_D (R_D + R_S)$$

بالتعويض نجد:

$$V_{DS} = 15 - (5mA)(1k\Omega + 220\Omega)$$

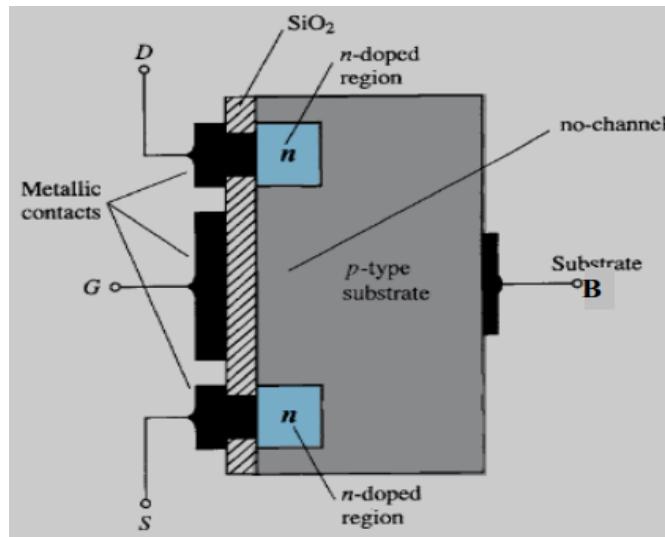
$$V_{DS} = 8.9 V$$



## الترانزستور الحقلـي ذو البوابة المعزولة :MOSFET

يُعد الترانزستور MOSFET الترانزستور الأشهر والأكثر استخداماً وخاصة لتصنيع الدارات المتكاملة عالية الاندماج والذواكر والمعالجات الصغيرة. يستخدم الترانزستور الحقلـي كجهاز يتم فيه التحكم بالتيار من خلال حقل كهربائي الذي يطبق بشكل متعدد على سطح النصف الناقل ومع اتجاه التيار.

يستخدم في هذا النوع من الترانزستور ناقل من السيلسيوم المشوب من النوع P يدعى النصف الناقل substrate تضف إليه في منطقتين منه شوائب عالية بتركيز كبير فتحصل على منطقتين من النوع  $N^+$  توصل هاتان المنطقتان بقناة نصف ناقل من النوع N بحيث يكون التركيز فيها متوسطاً تشكل المنطقتان المشويبتان المنبع والمصرف للترانزستور كما موضح في الشكل (6) أما الشبكة أو البوابة فتكون مفصولة عن القناة N بطبيعة من أكسيد السيلسيوم وهو عازل كهربائي وعبارة عن صفيحة ناقلة من الالمنيوم تمتد فوق القناة وتشكل معها مكثفة مستوية العازل فيها ثانئي أوكسيد السليكون.



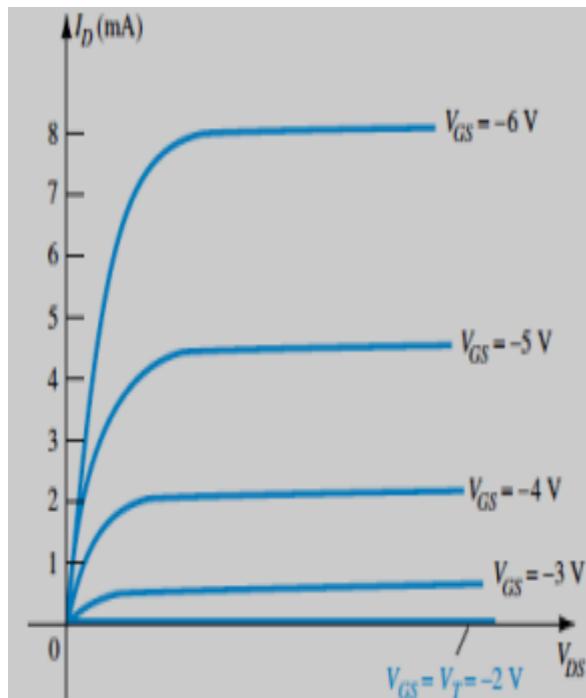
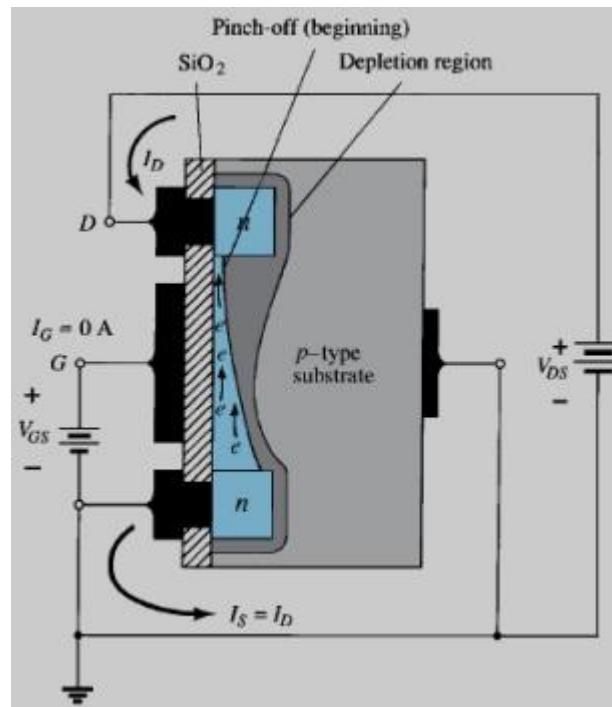
الشكل (6): مكونات ترانزستور MOSFET

## آلية عمل الترانزستور :

يبين الشكل (7) آلية عمل الترانزستور MOSFET ذو مادة الأساس P نطبق بين المصرف والمنبع فرقاً في الكمون موجباً ولنفرض أن البوابة موصولة بالأرضي يمر تيار في القناة N نتيجة لحركة الإلكترونات كما في حال JFET ذي القناة N ولا يمر التيار  $I_D$  في نصف الناقل الأساسي لأن المتصل المكون من المصرف والمادة الأساسية في حالة تعذية عكسية عندما نطبق  $V_{DS}$  يزداد الكمون كلما اتجهنا من S إلى D تتولد وبالتالي شحنات موجبة في القناة N من جهة الأوكسيد فتتعطل الشحنات السالبة في قسم من منطقة القناة المجاورة للعازل وتحصل على منطقة لا تحتوي على حاملات للشحنة كما هي الحال في الترانزستور JFET وتحصل على تيار يزداد في البدء مع  $V_{DS}$  ثم يبقى ثابتاً تقريباً كما هو موضح في الشكل (8) الممثل للمنحنيات البيانية لـ تغيرات  $I_D = f(V_{DS})$  من أجل عدة قيم لـ  $V_{GS} = const$ .

إذا طبقنا على البوابة كموناً  $0 < V_{GS}$  نحصل على نظام التجريد تشحن المكثفة المكونة من البوابة والقناة N بشحنة موجبة من جهة القناة N فترتـداد الشحنة الموجبة فيها وهذا يؤدي إلى انخفاض عرض القناة نصف الناقلـة N. أما إذا طبقنا على البوابة كموناً  $0 > V_{GS}$  نحصل على نظام الإغناء تزداد الشحنة السالبة في منطقة القناة ويـزداد بالتالي عرض المنطقة نصف الناقلـة من القناة N وهذا يؤدي إلى زيادة شدة التيار  $I_D$  وهذه المميزات مشابهة للتـرانزستور JFET الذي يمرر تياراً تزـداد شدته كلما ازداد  $V_{GS}$  بالقيمة الجبرية وتحصل على تعـذية أمامـية للمـتـصل الثـانـي. أما في التـرانـزـسـتـور MOSFET في حالة تـطـبيقـ كـموـنـ مـوجـبـ علىـ الشـبـكـةـ فلاـ تـمـرـ الشـبـكـةـ أيـ تـيـارـ لـإـنـهاـ مـفـصـلـةـ عـنـ القـناـةـ بـالـمـادـةـ العـازـلـةـ.

يمكنا الحصول على MOSFET المكون من مادة أساسية عبارة عن نصف ناقل من النوع P ومادة نصف الناقل المشكّلة لكل من المنبع والمصرف من النوع N يعمل الترانزستور في حالة الإغناء أي من أجل  $V_{GS} > 0$  ويتوارد نتيجة لذلك حقل كهربائي في العازل فتشحن الصفيحة المعدنية للبواقة بشحنة موجبة بينما يشحن المنبع ومادة الأساس Substrate بشحنة سالبة حيث تتجنب الإلكترونات الحرة في المادة الأساسية وفي المنبع بالبواقة مشكلة قناة تصل بين المنبع والمصرف تسمح بمرور تيار المصرف ويزداد هذا التيار بازدياد الجهد  $V_{DS}$  كما موضح في المنحنيات (8).

الشكل (8): المحنى البياني لـ  $I_D = f(V_{DS})$ 

الشكل (7): آلية عمل الترانزستور

يستخدم الترانزستور MOSFET في تضخيم الإشارات الصغيرة في منطقة الإشباع من عمله كما ويتميز بمقاومة دخل مرتفعة جداً بحدود  $.10^3 M\Omega$ .



A to Z مكتبة